

20èmes Journées Nationales Micro-Ondes 16-19 mai 2017 à Saint-Malo



## Etude de la dégradation des performances d'un amplificateur faible bruit sous stress RF

Par: Insaf Lahbib

Doctorante au LAMIPS, Université de Caen Basse Normandie Adresse mail : insaf.lahbib-lamips@nxp.com







## Introduction (1/2) : nouvelle méthodologie incluant la fiabilité lors de la phase de conception





Assurer la fiabilité par des essais de vieillissement accéléré Concevoir IC IC Optimisation + correction



## Introduction (2/2) : Principe de simulation de la fiabilité





### Corrélation entre la dégradation sous contraintes DC et RF?



lors du stress qui est une constante.

Cas d'une tension de stress variable dans le temps



Valider la précision du simulateur

Valider l'approximatio n quasi-statique Etudier la fiabilité du LNA

2



### Structure du LNA sous test



✤ technologie SiGe BiCMOS, 0.25µ

### Performances RF du LNA

Paramètres	Min	Тур	Max
Gain en puissance (dB)	9.5	12.5	15
Facteur de bruit (dB)	-	2.3	-
Point de compression (dBm)	-	-1	-
Pertes d'entrée (dB)	10	-	-
Pertes de sortie (dB)	9	-	_

Le temps estimé jusqu'à la défaillance (MTTF) est défini comme le temps nécessaire pour atteindre :

- Une perte de gain de plus de 3 dB (ΔS21 / S21> 25%)
- Une augmentation du NF de plus de 30% (ΔNF / NF> 30%)



## Conditions de stress RF (1/2)

#### Absolute maximum rating data (IEC 60134)



Signal RF entre Collecteur-Base de  $Q_{cor}$ , Signal RF entre Base-Emetteur de  $Q_{cor}$ , Courant  $I_c$  et  $I_b_{cor}$  durant le stress

#### Conditions de stress RF

	Durée (h)	V <sub>cc</sub> (V)	RF <sub>in</sub> (dBm)	Freq (GHz)	T (°C)	Paramètres
Test 1	690	3.6	19	5.6	100	<b>S</b> 21
Test 2	575	3.6	19	5.6	100	NF

Évolution de la polarisation DC lors de l'application du signal RF du stress

	RF power OFF	RF power ON
$V_{ce_cor}(V)$	1.3	0.3
$V_{be_{cor}}(V)$	0.752	-0.2
I <sub>c</sub> (mA)	9	30



## Conditions de stress RF (1/2)

#### Simulation

	Durée (h)	V <sub>cc</sub> (V)	RF <sub>in</sub> (dBm)	Freq (GHz)	T (°C)	Paramètres
Test 1	690	3.6	19	5.6	100	S21
Test 2	575	3.6	19	5.6	100	NF
Modèle du boitier CNA CMOdèle PCB						

#### Banc de test expérimental



#### Banc des essais de vieillissement accéléré





Mesure du gain

Mesure du Facteur de bruit



## Comparaison entre les résultats expérimentaux et la simulation





# Comparaison entre les résultats expérimentaux et la simulation

Augmentation du facteur de bruit NF après 575 h de stress RF à 19 dBm





## Causes de dégradation du LNA



Expression analytique du gain en puissance S21:

$$S_{21} = \frac{-jL_cW}{(\frac{1}{\beta_f} + j(\tau_F + \frac{C_{dbe}}{g_m})w)(R_b + Z_e) + \frac{1}{g_m} + Z_e}$$

Expression analytique du facteur de bruit NF :

$$NF = 1 + \frac{R_b + R_e}{R_s} + \frac{1}{\beta_f} \frac{(R_s + R_b + R_e)^2}{2R_s r_e} + \frac{r_e}{2R_s} (1 + \frac{1}{\beta_f} \frac{R_s + R_b + R_e}{r_e})^2$$



## Mécanismes de dégradation des transistors bipolaires



Contact de la base Espacement (Spacer) Contact de l'émetteur Base Base Collecteur

Mécanisme de dégradation en mode mixte

 $\Delta I_{b} = F_{stat} \cdot (A_{E} + P_{E}) \cdot \mathbf{t}_{stress}^{n} \cdot \mathbf{e}^{\frac{-\alpha}{V_{cb_{stress}}}} \cdot \left( \mathbf{e}^{\frac{V_{be_{stress}}}{(K_{B}T_{stress})/q}} - 1 \right)^{b}.$ 

 $\left(e^{\frac{V_{be_read}}{m(K_B T_{read})/q}} - 1\right) \cdot e^{\frac{-E_a}{m(K_B \cdot \Delta T_{read})/q}}$ 

Mécanisme de dégradation en polarisation base-émetteur inverse

$$\Delta I_{b} = F_{stat} \cdot P_{E} \cdot \mathbf{t}_{stress}^{n} \cdot \mathbf{e}^{-\alpha} \left( (1-c) + c \cdot \mathbf{e}^{-\frac{E_{a}}{K_{B}T_{stress}}/q} \right)$$

$$\left(e^{\frac{V_{be_read}}{m.(K_{g}T_{read})/q}}-1\right).e^{\frac{-V_{g}}{m.(K_{g}.\Delta T_{read})/q}}$$

# Effets des mécanismes de dégradation MMD et RVBE sur l<sub>b</sub> et β des transistors bipolaires



Courbes de « Gummel » & de  $\beta$  avant et après stress de types MMD et RVBE

14

LaMIPS



## **Conclusion & Perspectives**

Les résultats prédictifs des effets de dégradation d'un amplificateur faible bruit sous une contrainte RF agressive, à l'aide de l'outil de simulation de la fiabilité, sont comparés à des tests expérimentaux.

Les résultats ont montré :

- Une dégradation du gain de 11% après 690 heures de stress RF.
- Une augmentation du NF d'environ 13% (~ 0.27 dB) après 575 heures de stress RF.

#### → Validation de la fiable du circuit

• Un bon accord avec les mesures.

→ Validation de la précision du simulateur

- Etudier la variation après stress de :
- S11, S22
- IP3...
- Appliquer la méthodologie du *design for reliability* sur les nouvelles conceptions





